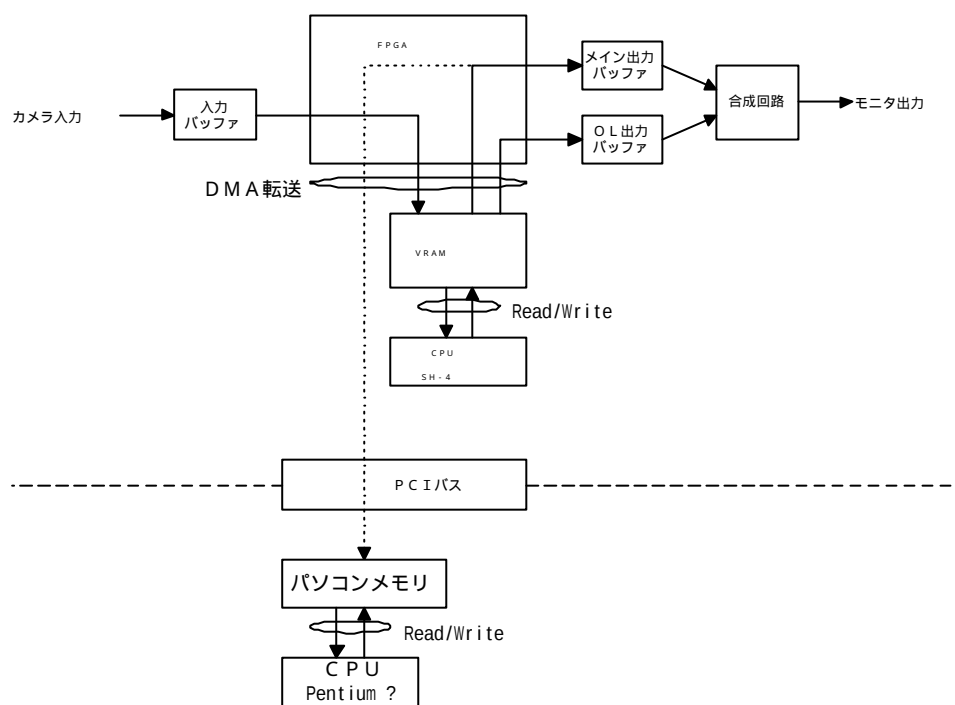


【SVAL Ver.2の画像処理】

- ・CPU（ソフトウェア）
- ・FPGA，SVBMP（ハードウェア）

による手法があるが、将来的にはパソコンのCPUやメモリを用いて処理を行う可能性も考えられる。

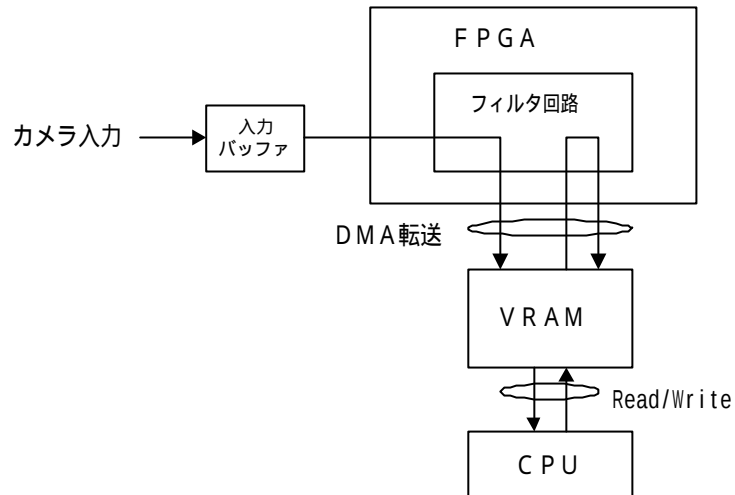
【画像データの基本的入出力】実動作OK



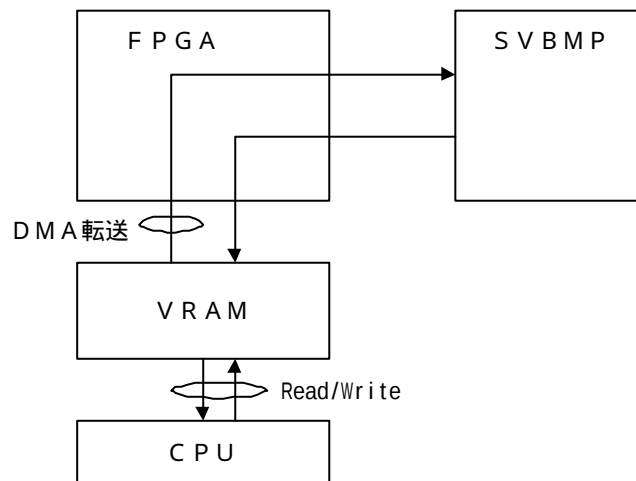
【オーバーレイによる画像合成】



【FPGAによる処理】モジュール設計・シミュレーション90%済み
画像データのテーブル変換，演算などフィルタリング処理を行う。



【SVBMPによる処理】設計10%済み
テンプレートマッチング，モフォロジを行う。



【量産に向けての問題点】

- 入出力バッファ（フィールドメモリ）の生産縮小。
- VRAM（SDRAM）の容量オーバースペック。
- 5V / 3V回路の混在。部品点数やタイミング調整など。