

SVAL ver.2 状況

S U B ボード (SVBMP 未入手)

項目	状況
カメラ入力信号分離	OK
画像信号 A/D 変換	ほぼOK。ノイズ取り。
A/D→フィールド MEM	OK
フィールド MEM→D/A	OK
画像信号 D/A 変換	ほぼOK。ノイズ取り。
ビデオ出力エンコーディング	OK
FPGA 論理データローディング	作業中
フィールド MEM→FPGA	1～2日
FPGA→フィールド MEM(MAIN,R,G,B)	1～2日
FPGA→VRAM	2～3日
VRAM→FPGA	2～3日
RGB 信号合成	1日
FPGA→SVBMP	2～3日
SVBMP→FPGA	2～3日

F P G A 内部ロジック

モジュール	設計・シミュレート	実動作
入力バッファリード	済み	
出力バッファライト	済み	
VRAM リード(DMA)	済み	
VRAM ライト(DMA)	済み	
ルックアップテーブル	済み	
3×3フィルタ	90%	
ラインディレイ	済み	
SVBMP 出力	0% 2日	
SVBMP 入力	0% 2日	